DOI:10.12158/j.2096-3203.2024.06.004

基于钳位子模块的开关对复用型模块化多电平固态变压器

郭宛鑫,孙毅超,鄢寅宇,张艺凡

(南京师范大学电气与自动化工程学院,江苏南京 210046)

摘 要:基于模块化多电平换流器的固态变压器(modular multi-level converter based solid-state transformer, MMC-SST)由于具备多电压等级、多电压形态的端口,在交直流混合配电网中得到广泛关注。双向有源全桥(dual active bridge, DAB)变换器型 MMC-SST 存在功率密度低、成本高等问题,且传统半桥结构的 DAB 型 MMC-SST 在中压直流 (medium voltage direct current, MVDC)端口短路故障情况下无法清除故障电流,限制了其在配电网中的应用;传统 全桥结构的 DAB 型 MMC-SST 虽具备故障阻断能力,但同时也增加了开关管数目。文中基于混频调制原理,对传统 DAB 型 MMC-SST 的拓扑进行改进,提出基于钳位子模块的开关对复用(clamped switch pair integrated submodule, CSPI)型 MMC-SST 拓扑,该拓扑与传统半桥、全桥结构的 DAB 型 MMC-SST 拓扑,成右扑与传统半桥、全桥结构的 DAB 型 MMC-SST 拓扑相比,不仅节约了开关器件,还使得 SST 具备 MVDC 短路故障清除能力,极大地提高了 DAB 型 MMC-SST 的功率密度和供电可靠性。通过理论分析 与仿真模拟,验证了所提 CSPI 型 MMC-SST 拓扑及频率解耦方法的可行性。

关键词:模块化多电平换流器(MMC);固态变压器(SST);基于钳位子模块的开关对复用(CSPI);直流短路故障清除;混频调制;频率解耦

文献标志码	: A

文章编号:2096-3203(2024)06-0033-10

0 引言

中图分类号:TM41

近年来,能源结构逐渐转型,风能、光能等可再 生能源以及直流负荷在配电网中的应用日益广泛, 影响传统配电网的运行稳定性。随着城市负荷多 样性需求不断提高,用户对电能稳定性、高效性和 经济性的要求也日益增高,兼具可靠性、安全性和 稳定性的交直流混合配电网是未来配电网发展的 重要形式^[1-5]。

固态变压器(solid-state transformer,SST)具有多 电压等级接入、高频隔离和控制灵活等特征,在交 直流混合配电网中极具应用潜质^[6-11]。SST 具备多 电压等级、多电压形态的端口,使得电能可在交直 流、高低压端口之间进行传输。尽管 SST 具有很强 的性能优势,但电力电子装置价格昂贵,且现有 SST 功率密度及转换效率都较低^[12],限制了其在交直流 混合配电网中的发展。因此,从减少 SST 功率变换 级数和 SST 模块数量的角度出发,研究具有高功率 密度、高转换效率且含中压直流(medium voltage direct current,MVDC)端口的 SST 十分必要。

模块化多电平换流器(modular multi-level converter, MMC)能够通过电压源变换器的共模、差模连 接方式构造出中压直流端口,已被用于构造面向交 直流混合配电网应用的 MMC-SST 输入级。根据 MMC-SST 中间级双向有源全桥(dual active bridge,

收稿日期:2024-04-15;修回日期:2024-06-26 基金项目:国家自然科学基金资助项目(52277188) DAB) 变换器连接方式的不同,主要有 2 种代表性拓 扑。一是输入串联输出并联(input series output parallel, ISOP)型 MMC-SST,即将 DAB 构造成 ISOP 结 构作为 SST 的中间级与输入级 MMC 的中压直流 (medium voltage direct current, MVDC)端口相 连^[13-17];二是 DAB 型 MMC-SST,即在输入级 MMC 的每一个子模块后接入一个 DAB^[18-23],形成子模块 (submodule, SM)-DAB 模块。在 ISOP 型 MMC-SST 中,使用到的 DAB 数量较少,SST 具备较高的功率 密度。DAB 型 MMC-SST 拓扑具有控制灵活、易于 实现冗余容错等优点,然而每个子模块的直流侧都 需要连接 DAB,故在中压配电网中使用时,需要大 量的开关器件。并且传统半桥子模块(half bridge submodule, HBSM)结构的 DAB 型 MMC-SST 无法清 除短路故障电流。

一些改进结构可抑制短路故障电流或使 SST 具备故障电流阻断能力^[24-32]。文献[24-28]从输入级 MMC 的子模块出发,将 HBSM 替换成全桥子模块 (full bridge submodule, FBSM)、钳位双子模块^[24]、 增强型混合子模块^[25]、单钳位子模块^[26],移位 FBSM^[27],反并联绝缘栅双极晶体管(insulated-gate bipolar transistor, IGBT)子模块^[28]等具备负压输出 能力的子模块。文献[29-32]从 MMC 的整体结构 着手,通过增加额外支路实现故障电流清除,或者 通过在故障时刻增加回路电阻、电感抑制故障电流 峰值,缩短故障电流清除时间。此类改进型拓扑均 需要增加额外开关器件,增加了 DAB 型 MMC-SST 的建设成本。

综上所述,与 ISOP 型 MMC-SST 相比,现有 DAB 型 MMC-SST 虽然可以阻断直流短路故障,但也存在 着开关器件多、投资成本高等问题。因此,文中对 传统 DAB 型 MMC-SST 的拓扑进行改进,提出基于 钳位子模块的开关对复用(clamped switch pair integrated submodule, CSPI)型 MMC-SST 拓扑,通过开 关对复用,有效减少开关元件数量,降低 DAB 型 MMC-SST 投资成本。此外,为确保拓扑中的高频变 压器能够正常工作,文中采用一种子模块混频调制 方法。根据拓扑中 MMC 端口和 DAB 端口的结构特 性,基于共模差模频率解耦原理,无须添加额外的 滤波电路,可实现高频、低频解耦,进一步提高 SST 的功率密度,具有更高的经济性。最后,在 MATLAB/Simulink 中对所提拓扑及控制方法的有 效性进行仿真验证。

1 CSPI 型 MMC-SST 拓扑

文献[33]给出了传统 DAB 型 MMC-SST 的通 用拓扑,文中所提 CSPI 型 MMC-SST 对上述拓扑中 的 SM-DAB 模块进行改进, CSPI 拓扑如图 1 所示。 在 CSPI 中,高频变压器 T 左侧为前级电路,右侧为 后级电路,CSPI型 MMC-SST 由多个 CSPI 前级串联 后级并联组成。在前级电路中,开关管 S₁和 S₂串联 构成开关对1,开关管S₃和S₄串联构成开关对2,电 容 C1和 C2串联构成电容桥臂。在此基础上,保护开 关管 S_f串联在开关对1中且与 S₁、S₂串联方向相反, 保护二极管 D_i将 S_i的下端点与电容桥臂的中点连 接起来。后级电路与传统 DAB 型 MMC-SST 子模块 的后级电路结构相同,由开关管Q1-Q4构成的H桥 整流电路和一个输出并联电容 C。组成。开关对 1、 电容桥臂、保护开关管 S_f和保护二极管 D_f共同构成 了 MMC 子模块中的二极管钳位子模块结构^[34];开 关对1、开关对2、电容桥臂、高频变压器、高频变压 器的漏感 L,和后级电路共同构成了 DAB 结构。从 开关对1的中点和S_f的下端点引出连接线构成 MMC 端口,从开关对1的中点和开关对2的中点引 出连接线构成 DAB 端口。可见,文中所提 CSPI 型 MMC-SST 在 DAB 型 MMC-SST 的基础上复用了一 对开关对,从而减少了开关器件。

就 CSPI 型 MMC-SST 与传统 DAB 型 MMC-SST 在元器件数量以及是否具备故障阻断能力两方面 进行比较,具体结果如表 1 所示。其中,N 为 SST 桥 臂中包含的子模块数目。传统 DAB 型 MMC-SST 拓 扑如图 2 所示。在 DAB 型 MMC-SST 中,HBSM 型



拓扑不具备故障阻断能力,FBSM 型拓扑虽具备故 障阻断能力,但相对 HBSM 型拓扑所使用的元器件 数量有所增多。文中所提 CSPI 型 MMC-SST 不仅具 备故障阻断能力,且与 HBSM 型拓扑相比,使用的 开关管数量更少。同时,随着开关管数量的减少, 所使用的驱动电路、保护电路和开关电源等辅助电 路一并减少。由于辅助电路的减少,单元与控制器 通信的需求也相应降低。这些对于单元数量庞大 的装置来说,不仅可以有效降低硬件复杂度,也通 过减少硬件配置降低了装置故障率。

表 1 CSPI 型 MMC-SST 与传统 DAB 型 MMC-SST 对比

Table 1 Comparison of CSPI-type MMC-SST and conventional DAB-type MMC-SST

类型	开关管 数量	电容桥臂 数量	是否具备故障 阻断能力
HBSM 型	60 <i>N</i>	6N	否
FBSM 型	72 <i>N</i>	6N	是
CSPI 型	54N	6N	是



图 2 传统 DAB 型 MMC-SST 拓扑

Fig.2 Conventional DAB-type MMC-SST topology

综上所述,文中所提 CSPI 型 MMC-SST 拓扑使 用较少的元器件便可让 SST 具备故障阻断的能力, 与传统 DAB 型 MMC-SST 拓扑相比,更具经济优势 和性能优势。 2 正常工况下 CSPI 型 MMC-SST 工作原 理分析

2.1 CSPI 工作模式分析

由第1章拓扑分析可知, CSPI中 MMC 端口输 出电压 u_{pn} 由开关器件 S₁、S₂的导通状态决定, DAB 端口电压 u_h 由开关器件 S₁—S₄的导通状态决定。 在正常工况下, CSPI中开关器件 S_f处于恒定导通状 态,因此对于输入级 MMC 而言,由开关对1、电容桥 臂以及 S_f、D_f组成的子模块相当于半桥结构, u_{pn} 只 有0和电容桥臂电压2种情况。在分析中, 认为电 容 C_1 和 C_2 上的电压均稳定在额定值 U_c 。正常工况 下 CSPI 前级电路4种工作模式的等效电路如图 3 所示。图3中, R为开关器件的导通电阻; i_{au} 为模块 MMC 端口输入正向电流; i_h 为 DAB 端口输出电流。





(1) 模式 1。开关器件 S_1 、 S_3 导通, S_2 、 S_4 关断。 此时流经电容桥臂的电流为 i_{au} , 电流路径如图 3(a) 所示。忽略导通开关器件上的电压, 在该模式下 MMC 端口输出电压 u_{pn} 为 2 U_c , DAB 端口电压 u_h 为 0。

(2)模式2。开关器件S₁、S₄导通,S₂、S₃关断。
此时流经电容桥臂的电流为*i*_{au}-*i*_h,电流路径如图3
(b)所示。忽略导通开关器件上的电压,在该模式

下 MMC 端口输出电压 u_{pn} 为 $2U_c$, DAB 端口电压 u_h 为 $2U_c$ 。

(3)模式3。开关器件S₂、S₃导通,S₁、S₄关断。
此时流经电容桥臂的电流为*i*_h,电流路径如图3(c)
所示。忽略导通开关器件上的电压,在该模式下
MMC 端口输出电压 *u*_{pn}为0,DAB 端口电压 *u*_h为
-2*U*_e。

(4) 模式 4。开关器件 S_2 、 S_4 导通, S_1 、 S_3 关断。 此时电容桥臂被旁路,电流路径如图 3(d)所示。忽 略导通开关器件上的电压,在该模式下 MMC 端口 输出电压 u_{pn} 为 0, DAB 端口电压 u_h 为 0。

由上述分析可知,正常工况下,在 CSPI 的 MMC 端口可以得到一个高电平为 2U。、低电平为 0 的两 电平电压波形;在 DAB 端口可以得到一个正负幅值 均为 2U。的三电平电压波形。

2.2 CSPI 混频调制

在 MMC-SST 正常工作时, MMC 端口要连接低频的交流电网, 而 DAB 端口要连接高频变压器, 开关对1的调制信号中需要同时包含高频分量和低频分量。因此须消除开关对1中高频信号对 MMC 端口的影响以及低频信号对 DAB 端口的影响。

文中基于混频调制原理^[35],通过构造互补子模 块对消除 MMC 桥臂输出电压高频分量的差模。具 体实现方法为在输入级 MMC 的桥臂中定义一个与 CSPI 对应的高频消除 CSPI1,组成互补子模块对。 CSPI1 中开关对 1 的调制波直流分量和基频分量与 CSPI 相同,高频分量与 CSPI 相反。CSPI 模块开关 对 1 的调制信号为:

$$u_{\rm r}(t) = 1 + \frac{m_1}{2} \sin(\omega_1 t + \theta_1) + \frac{m_2}{2} \sin(\omega_2 t + \theta_2)$$
(1)

式中: m_1 、 m_2 分别由 MVDC 端口以及低压直流(low voltage direct current, LVDC)端口的功率需求决定, 且满足 $|m_1+m_2| \leq 2; m_1/2$ 、 ω_1 、 θ_1 分别为低频调制波的调制比、角频率和初相角; $m_2/2$ 、 ω_2 、 θ_2 分别为高频调制波的调制比、角频率和初相角。根据文献[35] 推导 MMC 端口输出电压的傅里叶级数表达式并进 行分析。由于 MMC 端口连接基频交流电,可以在 桥臂内对高频信号进行解耦。由 MMC-SST 拓扑可 知,桥臂内各个 CSPI 模块的 MMC 端口串联,由差 模解耦原理即可消除高频电压分量。因此,令每个 桥臂 CSPI 模块的数量为偶数,且两两高频分量互 补,直流分量和基频分量相同,即可保证在低频交 流信号不受影响的前提下消除高频电压信号。与 CSPI 互补的高频消除 CSPII 开关对 1 的调制信号 表达式为:

$$u_{\rm rl}(t) = 1 + \frac{m_1}{2} \sin(\omega_1 t + \theta_1) - \frac{m_2}{2} \sin(\omega_2 t + \theta_2)$$
(2)

进而得到 CSPI 模块和高频消除 CSPI1 模块串 联后的 MMC 桥臂输出电压表达式为:

$$u_{\rm pn}(t) = 2U_{\rm c} \left(1 + \frac{m_1}{2} \sin(\omega_1 t + \theta_1) \right) \qquad (3)$$

分析可知,该调制方法可以实现 MMC 桥臂输 出电压的高频消除,具体方法示意如图 4 所示。



图 4 MMC 桥臂输出电压高频分量消除示意 Fig.4 Schematic diagram of high frequency component elimination for MMC bridge arm output voltage

由 CSPI 拓扑原理可知, DAB 端口与高频变压器相连,为确保高频变压器正常工作, DAB 端口必须要输出高频电压。DAB 端口由开关对1和开关对2的中点引出线构成,由于开关对1中同时包含高频和低频2种频率的调制信号,故开关对2的调制信号也必须同时含有高频和低频的调制信号。 CSPI的 DAB 端口输出电压属于差模电压,其值等于开关对1输出电压减去开关对2输出电压,因此 开关对2的调制信号采用开关对1的共模直流和低频调制信号、差模高频调制信号,开关对2的混频调制信号, 新属

$$u_{r2}(t) = u_{r1}(t) =$$

$$1 + \frac{m_1}{2} \sin(\omega_1 t + \theta_1) - \frac{m_2}{2} \sin(\omega_2 t + \theta_2) \quad (4)$$

进而得到 DAB 的端口输出电压为:

$$u_{\rm h}(t) = m_2 U_{\rm c} \sin(\omega_2 t + \theta_2) \tag{5}$$

由式(5)可知,在开关对2中采用开关对1的 共模直流和低频调制信号、差模高频调制信号,可 以使 DAB 端口仅输出高频电压信号。DAB 端口输 出电压低频分量消除方法示意如图5 所示。



图 5 DAB 端口输出电压低频分量消除示意 Fig.5 Schematic diagram of low frequency component elimination for DAB port output voltage

3 直流短路故障清除工作原理分析

当 MVDC 侧发生直流短路故障时,为避免短路 电流过大对 SST 产生影响,需要在短时间内清除短 路电流,将 MVDC 端口电压降为 0。文中所提拓扑 通过 MMC 端口清除直流短路故障电流,故在分析 直流短路故障清除工作原理时只给出 MMC 端口部 分电路。

在检测到直流短路故障发生后,立即闭锁所有 开关器件。直流短路故障时 CSPI 工作原理及闭锁 等效电路如图 6 所示。当桥臂电流 $i_{au} \ge 0$ 时, CSPI 中的电容 C_1 和电容 C_2 相当于串联,桥臂电流给两电 容充电, u_{pn} 为 $2U_c$, CSPI 相当于一个电压大小为 $2U_c$ 的子模块电容和二极管串联接在电路中。当桥臂 电流 $i_{au} < 0$ 时, CSPI 中只有电容 C_2 接入回路中, u_{pn} 为 U_c , CSPI 相当于一个电压大小为 U_c 的子模块电 容和二极管串联接在电路中。

将文中所提 CSPI 型 MMC-SST 拓扑用图 6 的闭 锁等效电路替换,每个桥臂子模块总数为 N,得到图 7 所示的 CSPI 短路故障电流路径。对 a、c 两相进 行分析。

设 MVDC 侧正极对负极的的电压为 U_{dc} ,在分 析中认为 CSPI 中电容 C_1 和 C_2 上的电压均稳定在额 定值 U_c ,交流系统线电压峰值为 U_{ac} ,导通的二极管 承受的正向电压为 U_{diode} 。

当桥臂电流 *i*_{au}≥0 时,如图 7(a)所示,可以 得到:

$$U_{\rm dc} = 2NU_{\rm c} \tag{6}$$

$$U_{\text{diode}} = U_{\text{ac}} - 2NU_{\text{c}} \tag{7}$$



图 6 直流短路故障时 CSPI 工作原理及闭锁等效电路 Fig.6 Operation principle and blocking equivalent circuit of CSPI when DC short-circuit fault occurs

当桥臂电流 *i*_{au} < 0 时, 如图 7(b) 所示, 可以 得到:

$$U_{\rm dc} = NU_{\rm c} \tag{8}$$

$$U_{\text{diode}} = U_{\text{ac}} - NU_{\text{c}}C \tag{9}$$

正常工作时,调制度小于等于1,因此可以 得到:

$$U_{\rm ac} \leq \frac{\sqrt{3}}{2} U_{\rm dc} \tag{10}$$

当桥臂电流 *i*_{au}≥0 时,将式(10)代人式(6)、式 (7)中,得到:

$$U_{\text{diode}} \leq 2NU_{\text{c}} \left(\frac{\sqrt{3}}{2} - 1 \right) \tag{11}$$

同理,当桥臂电流 iau <0 时,得到:

$$U_{\text{diode}} \leq \left(\frac{\sqrt{3}}{2} - 1\right) N U_{\text{c}} \tag{12}$$

由式(11)、式(12)可以看出,无论桥臂电流方 向为正还是负,导通的二极管承受的正向电压都为 负,二极管都无法导通,也就不存在图7中的短路故 障电流路径。由图7可知,当所有开关器件闭锁后, 桥臂中的电流是电感放电电流,其通过二极管向子 模块电容充电并迅速下降。这使得系统可以在不 断开交流断路器的情况下消除直流故障电流。此 外,由于子模块电容在系统进入闭锁状态后被故障 电流充电,电容电压不会下降到很低的水平,这对





Fig.7 Short circuit fault current path of CSPI 故障后重新启动非常有利。

4 仿真验证

为验证文中所提 CSPI 型 MMC-SST 拓扑及相 应的基于共模、差模解耦的混频调制策略的有效 性,基于 MATLAB/Simulink 搭建相应的仿真模型。 仿真所采用的拓扑由输入级 MMC、中间级 DAB 和 输出级 3 个部分组成。其中输入级 MMC 提供了 中 压 交 流(medium voltage alternating current, MVAC)端口和 MVDC 端口,MVAC 端口与三相交 流电网相连,MVDC 端口直接与负载相连;中间级 DAB 的输出并联形成 LVDC 端口,LVDC 端口直接 与负载相连;在 LVDC 端口上连接三相逆变器,提 供了 低 压 交 流(low voltage alternating current, LVAC)端口,输出级逆变器不会对整体的控制产 生影响,故在仿真中没有给出。CSPI 型 MMC-SST 的电路参数如表 2 所示,仿真验证所采用的拓扑 如图 8 所示。

쿢	長2	CSPI 型 MMC-SST 的电路参数
Table 2	Circ	cuit parameters of CSPI-type MMC-SST

参数	数值	参数	数值
SST 容量/(MV・A)	10	MVDC 端口功率/MW	4
MVDC 端口电压/kV	20	m_2	0.6
LVDC 端口电压/V	750	C_1 C_2 /mF	16
MVAC 端口电压/kV	10	$C_{\rm o}/{ m mF}$	4
$U_{\rm c}/{ m V}$	1 250	桥臂电感 L _{arm} /mH	4
基频调制波频率/Hz	50	桥臂电阻 $R_{\rm arm}/\Omega$	0.01
高频调制波频率/Hz	1 000	高频变压器变比 k	10:3
载波频率/Hz	5 000	$L_{\rm r}/{ m mH}$	0.2
桥臂子模块个数 N	8	高频变压器漏阻 R_r/Ω	0.05

为说明文中所提 CSPI 型 MMC-SST 拓扑及相应 控制方法的有效性,分别在正常工况和直流短路故 障工况下对其进行仿真验证。

4.1 正常工况

为验证文中所提 CSPI 型 MMC-SST 在正常工况 下运行时具有良好的动态性能,在3s时 LVDC 侧 发生负载突变,则正常工况下的仿真结果如图 9 所示。

图 9(a) 和图 9(b) 分别为 CSPI 频率解耦后的 MMC 端口输出电压波形和 DAB 端口电压波形。由 仿真结果可知, MMC 端口输出电压为三电平电压波 形, 直流电压偏置为 2U_e, 电压频率与 MVAC 端口频 率保持一致。DAB 端口输出电压为高频脉冲电压 波形, 其正负幅值均为 2U_e, 电压频率与高频调制信 号频率相同。文中所提 CSPI 采用混频调制策略,无 需滤波电路便可实现高频调制信号与低频调制信 号的解耦,与 2.2 节中的分析一致。

图 9(c)一图 9(f)分别为 CSPI 型 MMC-SST 的 LVDC 端口电压波形、MVDC 端口电压波形、MVAC 端口三相电流波形以及 a 相单个 CSPI 模块电容 *C*₁、*C*₂的电压波形。从 SST 的 3 个端口仿真结果可 知,在 LVDC 侧发生功率突变前后,文中所提 CSPI 型 MMC-SST 均可保持正常工作,且在整个动态变化 过程中,SST 的各个端口均能保持较好的稳定性。 三相交流电流平稳增加,MVDC 端口电压波动仅为 额定值的 2%,LVDC 端口电压波动仅为额定值的 10%。当系统处于稳态运行时,MVDC 端口、LVDC 端口的电压波动幅度不超过额定值的±0.2%,这说 明文中所提 SST 具有良好的稳态性能。

4.2 直流短路故障工况

对文中所提 CSPI 型 MMC-SST 拓扑在 MVDC 侧发生直流短路故障下的工况进行验证。在 2.99 s 时,MVDC 端口发生短路故障,短路阻抗为0.1 Ω,系 统在 3 s 时检测到故障,并切换到故障运行工况,直 流短路故障工况下的仿真结果如图 10 所示。图 10 (a)—图 10(d)分别为发生直流短路故障后 MVAC 端口三相电流波形、a 相上下桥臂子模块电容桥臂 电压波形、MVDC 端口电流波形以及 MVDC 端口电 压波形。



Fig.8 Simulation topology of CSPI-type MMC-SST





由图 10 可知,直流侧稳态电流约为 250 A,电 压为 20 kV。故障发生后,直流侧电压跌落至 0,直 流电流在短时间内上升到 887 A 左右,交流电流和 桥臂电流随之增大。大约 2.6 ms 后,直流侧电流在 所有 IGBT 被阻断的情况下流过电容后迅速下降到 0,交流侧电流和桥臂电流也随之下降为 0,说明子 模块闭锁会阻断交流侧向直流侧馈入能量,故障发 生后电容的反向电压使二极管不再具有续流能力, 因此交流侧电流和桥臂电流迅速降至 0,故文中所 提 CSPI 型 MMC-SST 拓扑及相应的控制方法可清除



5 结论

针对传统 DAB 型 MMC-SST 开关器件过多的问题,文中提出一种具备故障清除能力的 CSPI 型 MMC-SST 拓扑,并针对其结构特点提出一种基于共模、差模解耦原理的混频调制方法。通过仿真验证 了所提拓扑及控制方法的有效性,主要结论如下:

(1) 文中所提 CSPI 型 MMC-SST 拓扑与传统 DAB 型 MMC-SST 拓扑相比,利用输入级 MMC 的结构,通过开关对复用,大量减少了开关器件数目。

(2) 文中所提 CSPI 型 MMC-SST 拓扑与 HBSM 型 MMC-SST 拓扑相比,可以在提高 MMC-SST 功率 密度的同时具备直流短路故障清除能力,供电可靠 性更高。

致 谢

本文得到江苏省高校自然科学基金面上项目 (22KJB470005)资助,谨此致谢!

参考文献:

 [1] 王宇鹏,蒋哲,武诚,等. 基于直流短路比的交直流系统送端 暂态过电压评估指标研究[J]. 智慧电力,2023,51(12):8-14,22.

WANG Yupeng, JIANG Zhe, WU Cheng, et al. Evaluation index of transient overvoltage in AC/DC sending-end system based on DC short-circuit ratio [J]. Smart Power, 2023, 51 (12): 8-14,22.

[2] 龚逊东,费有蝶,凌佳凯,等.基于深度神经网络伪量测建模 的交直流混合配电网交替迭代法状态估计[J].电力建设, 2022,43(10):111-120.

GONG Xundong, FEI Youdie, LING Jiakai, et al. Alternating-iteration state estimation of AC/DC hybrid distribution system based on pseudo-measurement modeling using deep neural network[J]. Electric Power Construction, 2022, 43(10):111-120.

[3] 耿世平,余敏,郭晓鹏,等. 基于柔性变电站的交直流配电技术经济评估[J]. 电力科学与技术学报,2022,37(1):140-150.

GENG Shiping, YU Min, GUO Xiaopeng, et al. Technical and economic evaluation of AC and DC distribution based on flexible substation[J]. Journal of Electric Power Science and Technology, 2022, 37(1):140-150.

- [4] 侯磊,常征,蔡毅,等. 基于 Romberg 积分算法的直流配网电 能计量方法[J]. 电测与仪表,2023,60(5):186-192.
 HOU Lei,CHANG Zheng,CAI Yi, et al. Electric energy metering method of DC distribution network based on Romberg integral algorithm[J]. Electrical Measurement & Instrumentation,2023,60(5):186-192.
- [5]朱建昆,高红均,贺帅佳,等.考虑VSC与光-储-充协同配置 的交直流混合配电网规划[J].智慧电力,2023,51(11): 7-14.

ZHU Jiankun, GAO Hongjun, HE Shuaijia, et al. AC-DC hybrid distribution network planning considering VSC and photovoltaicstorage-charging coordinated configuration [J]. Smart Power, 2023,51(11):7-14.

- [6] KOLLI N, PARASHAR S, KOKKONDA R K, et al. A study on the evolution of solid state transformer technologies and applications[C]//2023 11th International Conference on Power Electronics and ECCE Asia (ICPE 2023-ECCE Asia). IEEE, 2023: 126-134.
- [7]孙汝羿,袁至,王维庆,等.含固态变压器新型配电网动态无 功多目标优化[J].电力系统保护与控制,2023,51(16): 104-114.

SUN Ruyi, YUAN Zhi, WANG Weiqing, et al. Multi-objective optimization of dynamic reactive power in a new distribution network with a solid state transformer[J]. Power System Protection and Control, 2023, 51(16):104-114.

[8] 张文杰,吕世轩,高启瑄,等. 基于固态变压器的交直流混合

配电系统协调运行控制策略[J]. 电力建设,2023,44(4): 103-112.

ZHANG Wenjie, LÜ Shixuan, GAO Qixuan, et al. Coordinated operation control strategy of AC/DC hybrid distribution system based on solid-state transformer [J]. Electric Power Construction, 2023, 44(4):103-112.

- [9] 郑通,王奎,郑泽东,等. 基于 MMC 拓扑的电力电子变压器 研究综述[J]. 中国电机工程学报,2022,42(15):5630-5649. ZHENG Tong, WANG Kui, ZHENG Zedong, et al. Review of power electronic transformers based on modular multilevel converters[J]. Proceedings of the CSEE, 2022, 42(15):5630-5649.
- [10] 程静,赵振民. 基于虚拟同步发电机的固态变压器交流端
 口柔性控制策略研究[J]. 电力系统保护与控制,2023,51
 (4):138-147.

CHENG Jing, ZHAO Zhenmin. Flexible control strategy for a solid-state transformer AC port based on a virtual synchronous generator[J]. Power System Protection and Control, 2023, 51 (4):138-147.

[11] 郭慧,丁峰,任林涛,等. 基于固态变压器的有源配电网自适应模式切换与功率管理[J]. 电力系统保护与控制, 2023,51(3):89-98.
 GUO Hui, DING Feng, REN Lintao, et al. Adaptive mode

switching and power management of a solid-state transformerbased active distribution network [J]. Power System Protection and Control, 2023, 51(3):89-98.

- [12] 李子欣,高范强,徐飞,等.中压配电网用 10kVac-750Vdc/ 1MVA 电力电子变压器功率密度影响因素研究[J].电工 电能新技术,2016,35(6):1-6.
 LI Zixin,GAO Fanqiang,XU Fei,et al. Power density analysis of 10kVac-750Vdc/1MVA power electronic transformer/solidstate transformer for medium voltage distribution grid[J]. Advanced Technology of Electrical Engineering and Energy, 2016,35(6):1-6.
- [13] ZHANG J P, LIU J Q, YANG J X, et al. A modified DC power electronic transformer based on series connection of full-bridge converters[J]. IEEE Transactions on Power Electronics, 2019, 34(3):2119-2133.
- [14] 马大俊,陈武,薛晨炀,等. 低压直流母线 AC-DC 电力电子 变压器及其短路故障穿越方法[J]. 电力系统自动化, 2019,43(8):158-166.
 MA Dajun, CHEN Wu, XUE Chenyang, et al. AC-DC power electronic transformer with low-voltage DC bus and strategy of short-circuit fault ride-through [J]. Automation of Electric Power Systems, 2019, 43(8):158-166.
- [15] 刘兴华. ISOP 结构的双向隔离 DC/DC 电力电子变压器
 [J]. 电力电子技术,2022,56(12):32-36.
 LIU Xinghua. Bidirectional isolation DC/DC power electronics transformer with ISOP structure[J]. Power Electronics,2022,56(12):32-36.
- [16] 赵伟,袁至,王维庆,等. 考虑电能质量优化的 MMC-SST 输 入级控制策略[J]. 电力工程技术, 2022, 41(6): 211-

220,238.

ZHAO Wei, YUAN Zhi, WANG Weiqing, et al. MMC-SST input-level control strategy considering power quality optimization [J]. Electric Power Engineering Technology, 2022, 41 (6):211-220,238.

- [17] SADAT A R, KRISHNAMOORTHY H S. Fault-tolerant ISOSP solid-state transformer for MVDC distribution [J]. IEEE Journal of Emerging and Selected Topics in Power Electronics, 2021,9(6):6985-6996.
- [18] 高范强,李子欣,李耀华,等. 面向交直流混合配电应用的 10 kV-3 MV·A 四端口电力电子变压器[J]. 电工技术学 报,2021,36(16):3331-3341.
 GAO Fanqiang, LI Zixin, LI Yaohua, et al. 10 kV-3 MV·A four-port power electronic transformer for AC-DC hybrid power

distribution applications [J]. Transactions of China Electrotechnical Society, 2021, 36(16):3331-3341.

- [19] TENG J X, SUN X F, PAN Y Z, et al. An inductive-filtering strategy of submodule ripple-power in triple-port MMC-based SST applied to hybrid medium and low voltage AC/DC interface[J]. IEEE Transactions on Power Electronics, 2022, 37 (7):8015-8032.
- [20] ZHOU J Q,ZHANG J W, WANG J C, et al. Design and control of power fluctuation delivery for cell capacitance optimization in multiport modular solid-state transformers [J]. IEEE Transactions on Power Electronics, 2021, 36(2);1412-1427.
- [21] 章一新,张建文,施刚,等. 一种中压直流短路故障下不间 断运行的 MMC-SST 拓扑及控制[J]. 中国电机工程学报, 2021,41(6):2267-2277.
 ZHANG Yixin, ZHANG Jianwen, SHI Gang, et al. Topology and control strategy for an MMC-SST with uninterrupted power supply capability under medium voltage DC short circuit fault [J]. Proceedings of the CSEE, 2021,41(6):2267-2277.
- [22] 殷展,杜仁平,姜黎明,等.适用于配电网互联的内联式 MMC型固态变压器[J].可再生能源,2021,39(10): 1387-1393.
 YIN Zhan, DU Renping, JIANG Liming, et al. Interlink MMC based solid state transformer for distribution grid interconnection[J]. Renewable Energy Resources, 2021, 39(10): 1387-1393.
- [23] PEI Z C, KONG D H, LIU C, et al. Hybrid isolated modular multilevel converter based solid-state transformer topology with simplified power conversion process and uneven voltage ratio [J]. IEEE Transactions on Power Electronics, 2023, 38(10): 12757-12773.
- [24] 戴志辉,刘雪燕,何永兴,等. 基于 CDSM-MMC 的光伏直流 接入系统故障分析[J]. 电力系统保护与控制,2019,47 (19):14-22.

DAI Zhihui, LIU Xueyan, HE Yongxing, et al. DC-fault analysis on CDSM-MMC based PV integration system [J]. Power System Protection and Control, 2019, 47(19):14-22.

[25] 李帅,郭春义,赵成勇,等. 一种具备直流故障穿越能力的 低损耗 MMC 拓扑[J]. 中国电机工程学报,2017,37(23):

6801-6810,7071.

LI Shuai, GUO Chunyi, ZHAO Chengyong, et al. A novel MMC topology with lower power loss and DC fault ride-through capability[J]. Proceedings of the CSEE, 2017, 37 (23): 6801-6810,7071.

- [26] 王朝亮,许建中,赵成勇,等. 基于单箝位型子模块的 MMC 及拓扑改进方案[J]. 电力自动化设备,2015,35(9):74-80.
 WANG Chaoliang, XU Jianzhong, ZHAO Chengyong, et al. MMC based on single-clamp sub-module and improved topology schemes[J]. Electric Power Automation Equipment,2015, 35(9):74-80.
- [27] 王琛,谭开东,王毅,等. 具备直流故障清除和自均压能力的 MMC 移位全桥子模块拓扑[J]. 电力系统自动化,2020,44(24):151-160.
 WANG Chen, TAN Kaidong, WANG Yi, et al. Topology of MMC oblique-connection full-bridge sub-module with capability of DC fault clearing and voltage self-balancing[J]. Automation of Electric Power Systems,2020,44(24):151-160.
- [28] PENG C, LI R. A low conduction loss modular multilevel converter topology with DC fault blocking capability and reduced capacitance[J]. IEEE Transactions on Circuits and Systems II:Express Briefs, 2020, 67(7):1299-1303.
- [29] 陈静,赵涛,徐友,等. 一种量化误差可控的少子模块 MMC 混合调制策略[J]. 电力科学与技术学报,2023,38(3): 105-113.
 CHEN Jing, ZHAO Tao, XU You, et al. A hybrid modulation

strategy for MMC with controllable quantization error[J]. Journal of Electric Power Science and Technology, 2023, 38(3): 105-113.

 [30] 王振浩,赵家婧,成龙,等. 具有直流故障清除能力的主动 接地式模块化多电平换流器[J]. 电力系统自动化,2020, 44(7):145-152.
 WANG Zhenhao, ZHAO Jiajing, CHENG Long, et al. Active-

grounded modular multilevel converter with DC fault clearing capability[J]. Automation of Electric Power Systems, 2020,44 (7):145-152.

[31] 史明明,刘瑞煌,袁宇波,等. 配电网混合型 MMC 双极短路 故障后快速恢复策略[J]. 电力科学与技术学报,2023,38 (5):121-128.

SHI Mingming, LIU Ruihuang, YUAN Yubo, et al. Rapid recovery after bipolar short-circuit fault of hybrid MMC in distribution network [J]. Journal of Electric Power Science and Technology, 2023, 38(5):121-128.

[32] 王振浩,刘婕,李国庆,等. 采用桥臂电抗器耦合的 MMC 直流侧故障过电流抑制新方法[J]. 电力系统保护与控制, 2018,46(17):9-15.
WANG Zhenhao,LIU Jie,LI Guoqing, et al. A new method of over current suppression based on coupled bridge arm reactors

for DC faults of modular multilevel converters [J]. Power System Protection and Control, 2018, 46(17):9-15.

[33] 鄢寅宇,孙毅超,郭宛鑫,等. 具备直流短路故障阻断能力 的子模块桥臂复用型模块化多电平固态变压器[J]. 电网

技术,2024,48(3):1224-1234.

YAN Yinyu, SUN Yichao, GUO Wanxin, et al. Modular multilevel solid state transformer with DC short circuit fault blocking capability with arm integrated submodule [J]. Power System Technolog, 2024, 48(3):1224-1234.

- [34] 李笑倩,刘文华,杨文博,等. 基于半压钳位子模块的 MMC 直流短路故障穿越研究[J]. 电源学报,2015,13(6):1-8.
 LI Xiaoqian,LIU Wenhua,YANG Wenbo, et al. Research on DC-fault ride through of MMC using half-voltage clamp submodule[J]. Journal of Power Supply,2015,13(6):1-8.
- [35] YAN Y Y, SUN Y C, GUO W X, et al. A novel modular multilevel converter based power electronic transformer with inte-

grated switching pairs [C]//2022 IEEE Energy Conversion Congress and Exposition (ECCE). Detroit, MI, USA. IEEE, 2022;1-8.

作者简介:



郭宛鑫(1998),女,硕士在读,研究方向为 模块化多电平换流器建模、控制及其在电力系 统中的应用(E-mail:419005279@qq.com); 孙毅超(1987),男,博士,副教授,研究方 向为电力电子技术及其在电力系统中的应用; 鄢寅宇(1996),男,博士在读,研究方向为 模块化多电平变换器先进拓扑建模及控制。

Modular multi-level converter solid-state transformer based on the clamped switch pair integrated submodule

GUO Wanxin, SUN Yichao, YAN Yinyu, ZHANG Yifan

(School of Electrical and Automation Engineering, Nanjing Normal University, Nanjing 210046, China) Abstract: Modular multi-level converter based solid-state transformer (MMC-SST) has gained wide attention in AC-DC hybrid distribution network due to the availability of ports with multiple voltage levels and voltage patterns. Dual active bridge (DAB)type MMC-SST has problems such as low power density and high cost, and the tradition-al half bridge structure of DAB-type MMC-SST has failure to clear fault current in case of short-circuit faults at me-dium voltage direct current (MVDC) ports, which affects its application in distribution network. Although full bridge structure of DAB-type MMC-SST has fault blocking capability, it also increases the number of switches. Improve the topology of the traditional DAB-type MMC-SST, then a clamped switch pair integrated submodule (CSPI)-type MMC-SST topology is proposed based on the principle of frequency mixing modulation. The proposed topology not only reduces the number of switching devices but also makes the SST have the capability of clearing MVDC short-circuit faults, as compared to the traditional half bridge and full bridge DAB-type MMC-SST topology. The feasibility of the proposed CSPI-type MMC-SST topology and frequency decoupling method is verified through theoretical analysis and simulation.

Keywords:modular multi-level converter (MMC); solid state transformer (SST); clamped switch pair integrated submodule (CSPI); DC short circuit fault clearance; hybrid frequency modulation; frequency decoupling

